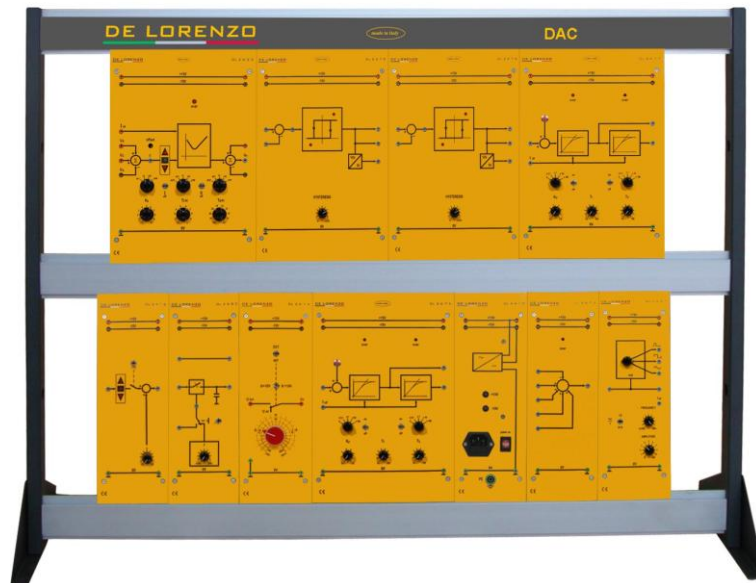




Regolazione automatica discontinua - DAC



Questo laboratorio è stato progettato per lo studio della Regolazione automatica continua dove il controllore è costituito da un elemento ad intervento discontinuo. Un controllore discontinuo è caratterizzato da una uscita che presenta due o più stati fissi e il suo valore viene commutato tra questi stati a seconda del valore dell'ingresso.

Questo simulatore ha una struttura modulare ed è costituito da pannelli didattici installati su un telaio verticale. Esso è provvisto di manuale teorico e pratico. La modularità di questo sistema didattico può dare agli studenti un approccio diretto e immediato all'argomento, offrendo l'opportunità di studiare vari soggetti, svolgendo diversi esperimenti come segue:

- Controllori a due posizioni, controllori a tre range
- Tecniche di acquisizione a campionamento
- Il controllore a due posizioni in un processo del 1° ordine
- Il controllore a tre range in un processo del 2° ordine
- Il controllore a due posizioni con feedback ritardato in un processo del 2° ordine
- Il controllore a due posizioni con feedback elastico in un processo del 2° ordine
- Il controllore a campionamento in un processo del 4° ordine



Lista di moduli per esperimento:

No	ESPERIMENTI	MODULI														
		DL 2613	DL 2614	DL 2622	DL 2674	DL 2675	DL 2678	DL 2679	DL 2680	DL 2687	DL PS-MODE	DL PP-MODE	DL ACTSW	DL 1893	DL 115ACT	DL 2100-3M
1	Controllori con 2 posizioni, controllori con 3 range	1	1		1		1	2					1	1	1	1
2	Tecniche di acquisizione e campionamento	1							1	1			1	1	1	1
3	Regolatore con 2 posizioni, di processo di 1° ordine	1	1			1		1				1	1	1	1	1
4	Il controllore a tre range in un processo del 2° ordine	1	1		1	1	1	2				1	1	1	1	1
5	Il controllore a due posizioni con feedback ritardato in un processo del 2° ordine	1	1		1	2		1			1	1	1	1	1	1
6	Controllore a 2 posizioni, processo del 2° ordine, feedback elastico	1	1		1	2		1				1	1	1	1	1
7	Controllore a campionamento, processo del 4° ordine	1	1	1		2			1			1	1	1	1	1
8	TOTALE	1	1	1	1	2	1	2	1	1	1	1	1	1	1	1